

PROSIDING

Seminar Mesin Elektrik dan Elektronika Daya 2005 (SMED 2005)

**9 Desember 2005
Gedung Widya Loka
Universitas Brawijaya Malang**

**Editor:
Sidik Nurcahyo
Muhamad Rifa'i**



Penyelenggara:

**Jurusan Teknik Elektro
Politeknik Negeri Malang**

didukung oleh:

**Laboratorium Penelitian Konversi Energi Elektrik
Institut Teknologi Bandung
MELDA (Masyarakat Mesin Elektrik dan Elektronika Daya)
IEEE Indonesia Section**

Abstract— Pada makalah ini suatu konsep untuk menyederhanakan perhitungan arus referensi kompensasi pada tapis daya aktif jenis shunt untuk sistem tiga fasa empat kawat diuraikan. Konsep ini didasarkan pada pemisahan komponen daya sesaat pada sumbu- $\alpha\beta$ terhadap komponen arus urutan nol yang menjadikannya lebih sederhana. Beberapa macam kompensasi akan disimulasikan untuk mengamati bentuk arus pada sisi sumber.

Keywords- *tapis daya aktif, daya sesaat, komponen arus urutan nol*